

0118661



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto is a true copy from the records of the Korean Intellectual Property Office.

출원 번호 : 10-2004-0007104  
Application Number

출원 년 월 일 : 2004년 02월 04일  
Date of Application FEB 04, 2004

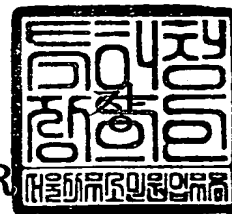
출원인 : 삼성전자주식회사  
Applicant(s) SAMSUNG ELECTRONICS CO., LTD.



2004 년 02 월 06 일

특 허 청

COMMISSIONER



## 【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0002
【제출일자】	2004.02.04
【국제특허분류】	H01L
【발명의 명칭】	실록산 화합물을 이용한 이산화실리콘막 형성 방법
【발명의 영문명칭】	Method for forming silicon dioxide film using siloxane compound
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	이영필
【대리인코드】	9-1998-000334-6
【포괄위임등록번호】	2003-003435-0
【대리인】	
【성명】	이해영
【대리인코드】	9-1999-000227-4
【포괄위임등록번호】	2003-003436-7
【발명자】	
【성명의 국문표기】	박재언
【성명의 영문표기】	PARK, Jae Eun
【주민등록번호】	740201-1912024
【우편번호】	449-901
【주소】	경기도 용인시 기흥읍 고매리 동성아파트 102-103
【국적】	KR
【발명자】	
【성명의 국문표기】	추강수
【성명의 영문표기】	CHU, Kang Soo
【주민등록번호】	670530-1691011

【우편번호】	442-470
【주소】	경기도 수원시 팔달구 영통동 신나무실 쌍용아파트 544-1805
【국적】	KR
【발명자】	
【성명의 국문표기】	이주원
【성명의 영문표기】	LEE, Joo Won
【주민등록번호】	681020-1110417
【우편번호】	442-745
【주소】	경기도 수원시 팔달구 영통동 황골마을풍림아파트 234-1501
【국적】	KR
【발명자】	
【성명의 국문표기】	양종호
【성명의 영문표기】	YANG, Jong Ho
【주민등록번호】	740305-1018711
【우편번호】	135-110
【주소】	서울특별시 강남구 압구정동 528 한양아파트 72-1012
【국적】	KR
【우선권주장】	
【출원국명】	KR
【출원종류】	특허
【출원번호】	10-2003-0012324
【출원일자】	2003.02.27
【증명서류】	첨부
【심사청구】	청구
【취지】	특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의한 출원심사를 청구합니다. 대리인 이영필 (인) 대리인 이해영 (인)
【수수료】	
【기본출원료】	40 면 38,000 원
【가산출원료】	0 면 0 원
【우선권주장료】	1 건 26,000 원
【심사청구료】	54 항 1,837,000 원
【합계】	1,901,000 원

【첨부서류】

1. 요약서·명세서(도면)\_1통
2. 우선권증명서류 원문\_1통

**【요약서】****【요약】**

ALD 방법에 의하여 이산화실리콘막을 형성하는 데 있어서 할로젠 원소 또는 -NCO기로 치환된 실록산 화합물을 Si 소스로 사용한다. 본 발명에 따른 이산화실리콘막 형성 방법에서는 치환된 실록산 화합물로 이루어지는 제1 반응물을 기판상에 공급하여 상기 제1 반응물의 화학 흡착층을 형성한다. 또한, 제2 반응물을 상기 화학흡착층 위에 공급하여 상기 화학흡착층과 상기 제2 반응물을 화학 반응시킴으로써 기판상에 이산화실리콘막을 형성한다.

**【대표도】**

도 1

**【색인어】**

실록산 화합물, ALD, 헥사클로로디실록산, 이산화실리콘막

**【명세서】****【발명의 명칭】**

실록산 화합물을 이용한 이산화실리콘막 형성 방법{Method for forming silicon dioxide film using siloxane compound}

**【도면의 간단한 설명】**

도 1은 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법을 설명하기 위한 플로차트이다.

도 2는 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서 ALD 공정의 각 증착 사이클 마다 적용되는 공정 가스들의 공급 상태를 나타내는 가스 펄싱 다이어그램이다.

도 3은 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서 ALD 공정의 1 증착 사이클에 적용되는 각 공정 단계에 따른 압력 변화를 나타낸 그래프이다.

도 4는 본 발명의 다른 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서 ALD 공정의 1 증착 사이클에 적용되는 각 공정 단계에 따른 압력 변화를 나타낸 그래프이다.

도 5는 본 발명의 또 다른 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서 ALD 공정의 1 증착 사이클에 적용되는 각 공정 단계에 따른 압력 변화를 나타낸 그래프이다.

도 6은 본 발명의 또 다른 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서 ALD 공정의 1 증착 사이클에 적용되는 각 공정 단계에 따른 압력 변화를 나타낸 그래프이다.

도 7은 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법에서의 반응 과정을 설명하기 위한 도면이다.

도 8은 본 발명에 따른 방법에 의하여 형성된 이산화실리콘막의 FTIR (Fourier Transfer Infrared Spectrometer) 스펙트럼을 종래 기술에 따른 방법에 의하여 형성된 이산화실리콘막의 경우와 비교하여 나타낸 것이다.

도 9는 본 발명에 따른 방법에 의하여 다양한 공정 온도하에서 얻어진 이산화실리콘막 증착 속도를 종래 기술에 따른 방법에 의한 이산화실리콘막 증착 속도와 비교하여 평가한 그래프이다.

#### 【발명의 상세한 설명】

#### 【발명의 목적】

#### 【발명이 속하는 기술분야 및 그 분야의 종래기술】

- <10> 본 발명은 기판상에 박막을 형성하는 방법에 관한 것으로, 특히 ALD (atomic layer deposition) 방법을 이용하여 기판상에 이산화실리콘막을 형성하는 방법에 관한 것이다.
- <11> 마이크로일렉트로닉스 (microelectronics) 소자의 사이즈가 감소함에 따라 반도체 소자를 구성하는 전계 효과 트랜지스터의 게이트 산화막, 유전막 등에 적용되는 이산화실리콘막의 특성이 매우 중요시되고 있다.
- <12> 통상적인 반도체 소자 제조 공정에 있어서, 이산화실리콘막은 열 CVD (thermal chemical vapor depositon), LPCVD (low pressure CVD), PECVD (plasma-enhanced CVD) 등과 같은 방법에 의하여 형성되는 경우가 대부분이다. 그 중, 열 CVD 방법은 우수한 스텝 커버리지를 제공하지만 고온 공정이라는 단점이 있다. PECVD 방법은 저온에서 높은 증착 속도를 제공하지만 스텝 커버리지가 불량한 단점이 있다. 이들 방법은 반도체 소자 구조 내에서 각각의 장점을 살리기에 적합한 이산화실리콘막 형성 공정에 한정적으로 적용되어 왔다. 그러나, 반도체 소자가 고

집적화됨에 따라 CVD 공정시의 높은 공정 온도로 인하여 야기되는 숏 채널 효과 (short channel effect)가 큰 문제점으로 대두되어 이산화실리콘막 공정의 저온화가 요구되고 있다. 또한, 반도체 소자를 구성하는 요소들간의 단차가 커짐에 따라 야기되는 스텝 커버리지 및 패턴 로딩 효과 (pattern loading effect)에 의하여 점점 더 큰 문제점들이 대두되고 있다. 따라서, 이들 문제점들을 개선할 수 있는 이산화실리콘막 형성 공정이 요구된다.

<13>       상기와 같은 문제점들을 개선하기 위하여 ALD 방법을 이용하여 이산화실리콘막을 형성하는 방법들이 제안되었다. 그 중 대표적인 예로서,  $\text{SiCl}_4$  및  $\text{H}_2\text{O}$ 를 사용하여 ALD 방법에 의하여 이산화실리콘막을 형성하는 방법이 미합중국 특허 제6,090,442호에 개시되어 있다. 그러나, 상기 특허에서의 방법에 따르면, ALD 공정의 1 증착 사이클을 거친 후 얻어진  $\text{SiO}_2$  단일층 (monolayer)에서의 패킹 밀도(packing density)가 낮고, 증착 속도가 매우 느려서 반도체 소자 제조 공정에서 요구되는 스루풋(throughput) 요건을 만족시키지 못한다. 또한,  $\text{SiCl}_4$ 는 1개의 Si당 4개의 Si-Cl 결합을 가지는 구조로서 저온 증착 공정을 행하는 경우에는 Si-Cl 결합들이  $\text{H}_2\text{O}$ 와 반응하여 O-H 결합을 형성시켜 이산화실리콘막 내에 O-H 결합이 다량 잔류하게 되고, 이로 인하여 다공성 막질의 이산화실리콘막으로 되기 쉽다.

**【발명이 이루고자 하는 기술적 과제】**

<14>       본 발명의 목적은 상기와 같은 종래 기술에서의 문제점을 해결하고자 하는 것으로, 이산화실리콘막 내에 잔류하는 불순물 함량을 최소화하여 우수한 막 특성을 제공하는 동시에 증착 속도를 높임으로써 스루풋을 향상시킬 수 있는 이산화실리콘막 형성 방법을 제공하는 것이다.

## 【발명의 구성 및 작용】

- <15>      상기 목적을 달성하기 위하여, 본 발명의 제1 양태에 따른 이산화실리콘막 형성 방법에서는 할로젠 원소 또는 -NCO기로 치환된 실록산 화합물로 이루어지는 제1 반응물을 기판상에 공급하여 상기 제1 반응물의 화학흡착층 (chemisorbed layer)을 형성한다. 또한, 제2 반응물을 상기 화학흡착층 위에 공급하여 상기 기판상에 이산화실리콘막을 형성한다.
- <16>      상기 제1 반응물은  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중,  $n$ 은 2 ~ 5의 정수이고, X는 F, Cl, Br, I, 또는 NCO)로 표시되는 실록산 화합물로 이루어질 수 있다. 바람직하게는, 상기 제1 반응물은 할로젠 원소 또는 -NCO로 치환된 디실록산으로 이루어진다. 특히 바람직하게는, 상기 제1 반응물은  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_2\text{OBr}_6$  또는  $\text{Si}_2\text{O}(\text{NCO})_6$ 로 이루어진다. 상기 제2 반응물은  $\text{H}_2\text{O}$  또는  $\text{H}_2\text{O}_2$ 로 이루어질 수 있다.
- <17>      본 발명의 제1 양태에 따른 이산화실리콘막 형성 방법에서는 상기 제1 반응물의 반응 부산물을 제거하는 단계와, 상기 제2 반응물의 반응 부산물을 제거하는 단계를 더 포함한다. 상기 반응 부산물을 제거하기 위하여 불활성 가스를 사용하여 퍼지하는 방법, 상기 제1 반응물 및 제2 반응물 공급시의 압력보다 낮은 압력하에서 배기시키는 방법, 또는 상기 퍼지 및 배기의 조합을 적용하는 방법을 선택적으로 이용할 수 있다.
- <18>      본 발명의 제1 양태에 따른 이산화실리콘막 형성 방법에서는 원하는 두께의 이산화실리콘막이 형성된 후 이를 어닐링하는 단계를 더 포함할 수 있다. 상기 어닐링은 열 처리, 플라즈마 처리, 또는 오존 처리 방법에 의하여 행해진다.
- <19>      또한, 상기 목적을 달성하기 위하여 본 발명의 제2 양태에 따른 이산화실리콘막 형성 방법에서는 챔버 내에 기판을 로딩한다.  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중,  $n$ 은 2 ~ 5의 정수이고, X는 F, Cl,

Br, I, 또는 NCO)로 표시되는 실록산 화합물로 이루어지는 제1 반응물을 제1 촉매와 함께 상기 챔버 내에 공급하여 상기 기판상에 상기 제1 반응물의 화학흡착층을 형성한다. 상기 챔버 내에서 상기 제1 반응물의 반응 부산물을 제거한다. 제2 반응물을 제2 촉매와 함께 상기 챔버 내에 공급하여 상기 화학흡착층과 반응시켜 상기 기판상에 이산화실리콘막을 형성한다. 그 후, 상기 이산화실리콘막상의 반응 부산물을 제거한다.

<20> 또한, 상기 목적을 달성하기 위하여 본 발명의 제3 양태에 따른 이산화실리콘막 형성 방법에서는, 촉매 보조형 원자층 증착 공정을 이용하여 반도체 제품용 기판 표면에 이산화실리콘막을 형성하는 방법을 제공하기 위하여, 기판의 기능화 표면을 제1 반응물과 제1 촉매로만 이루어지는 제1 혼합물에 노출시키고, 그 후 상기 기판 표면에 이산화실리콘 단일층을 형성하기 위해 상기 기판 표면을 제2 반응물과 제2 촉매로만 이루어지는 제2 혼합물에 노출시키는 연속적인 단계를 포함한다. 이 방법에 있어서, 상기 제1 반응물로서 할로젠 원소 또는 -NCO기로 치환된 실록산 화합물로 이루어지는 군에서 선택되는 적어도 하나의 요소가 필수적으로 구성되는 것을 사용한다.

<21> 본 발명에 의하면, ALD 방법에 의하여 이산화실리콘막을 형성하는 데 있어서 Si 소스로서 Si 원자를 2개 이상 함유하는 치환된 실록산 화합물을 이용한다. 본 발명에 따른 방법에 의하여 얻어진 이산화실리콘막은 실록산 화합물 내에 존재하는 Si-O-Si의 강한 결합력에 의하여 우수한 막 특성을 제공하며, 막 내에서의 불순물 잔류량을 최소화할 수 있다. 또한, ALD 공정의 1 증착 사이클 마다 2개의 SiO<sub>2</sub> 단일층이 얻어지므로 증착 속도가 증가되어 스루풋을 향상시킬 수 있다.

<22> 다음에, 본 발명의 바람직한 실시예에 대하여 첨부 도면을 참조하여 상세히 설명한다.

- <23> 도 1은 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법을 설명하기 위한 플로차트이다.
- <24> 도 1에서는 촉매를 이용하는 ALD 공정 (촉매 보조형 ALD 공정)에 의해 기판상에 이산화실리콘막을 형성하기 위한 본 발명의 방법에서 일반적으로 적용되는 여러 단계들을 개략적으로 나타내었다.
- <25> 도 1을 참조하면, 본 발명에 따른 이산화실리콘막 형성 방법에서는 먼저 반도체 소자를 형성할 기판을 박막 형성 장치의 챔버 내에 로딩한다 (단계 10). 그 후, 상기 챔버 내에 설치된 히터를 이용하여 상기 기판의 온도가 이산화실리콘막 형성에 적합한 공정 온도, 즉 약 25 ~ 500℃의 온도로 되도록 예열한다 (단계 20). 이 때, 상기 기판의 예열은 상기 챔버로부터의 배기와 동시에 이루어지며, 상기 예열 단계는 예를 들면 약 60초 동안 행해진다.
- <26> 상기 기판이 원하는 공정 온도까지 승온되면, ALD 방법에 의하여 상기 기판상에 이산화실리콘막을 형성한다 (단계 30).
- <27> 이를 위하여, 먼저 상기 기판상에 할로젠 원소 또는 -NCO로 치환된 실록산 화합물로 이루어지는 제1 반응물과 제1 염기 촉매를 함께 공급하여 상기 기판상에 상기 제1 반응물의 화학흡착층(chemisorbed layer)을 형성한다 (단계 32).
- <28> 상기 제1 반응물로 사용하기 적합한 물질은  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중,  $n$ 은 2 ~ 5의 정수이고,  $\text{X}$ 는 F, Cl, Br, I, 또는 NCO)로 표시될 수 있다. 예를 들면, 상기 제1 반응물로서  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_3\text{O}_2\text{Cl}_8$ ,  $\text{Si}_4\text{O}_3\text{Cl}_{10}$ ,  $\text{Si}_2\text{OBr}_6$ ,  $\text{Si}_3\text{O}_2\text{Br}_8$ ,  $\text{Si}_4\text{O}_3\text{Br}_{10}$ ,  $\text{Si}_2\text{O}(\text{NCO})_6$  또는  $\text{Si}_3\text{O}_2(\text{NCO})_8$ 을 사용할 수 있다.

- <29> 바람직하게는, 상기 제1 반응물은 할로젠 원소 또는 -NCO로 치환된 디실록산으로 이루어진다. 특히 바람직하게는, 상기 제1 반응물은  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_2\text{OBr}_6$  또는  $\text{Si}_2\text{O}(\text{NCO})_6$ 로 이루어진다.
- <30> 상기 제1 염기 촉매로는 피리딘( $\text{C}_5\text{H}_5\text{N}$ ) 또는 아민을 사용한다. 바람직하게는, 상기 제1 염기 촉매로서 일반식  $\text{NR}_3$ 인 지방족 3차 아민 화합물을 사용한다. 식중, 각 R은 1 ~ 5개의 탄소 원자를 가지는 동일하거나 또는 서로 다른 지방족 기이다. 특히 바람직하게는, 상기 제1 염기 촉매로서 트리메틸아민 (trimethylamine:  $\text{C}_3\text{H}_9\text{N}$ )을 사용한다.
- <31> 상기 제1 반응물의 공급시 상기 챔버 내의 공정 온도를 25 ~ 500°C, 바람직하게는 50 ~ 150°C로 유지시킨다. 또한, 상기 제1 반응물의 공급시 상기 챔버 내의 공정 압력을 0.1 ~ 100 Torr, 바람직하게는 0.5 ~ 5 Torr로 유지시킨다. 상기 제1 반응물의 공급시 상기 챔버 내에는 불활성 가스, 예를 들면 아르곤(Ar)이 함께 공급될 수 있다.
- <32> 상기 제1 반응물 및 제1 염기 촉매의 공급에 의하여 상기 기판상에서는 상기 기판상의 -OH 반응 사이트의 H와 제1 반응물을 구성하는 치환기, 즉 할로젠 원자 또는 -NCO가 반응하면서 산(acid)이 생성되고, 이와 같이 생성된 산은 상기 제1 염기 촉매와 중화 반응을 거쳐 염을 생성하게 된다. 이와 동시에, 상기 제1 반응물은 Si-O-Si 결합을 유지한 상태에서 Si-O-Si 결합중 하나의 Si가 상기 기판상의 -OH 반응 사이트의 O와 반응을 하여 상기 기판상에 상기 제1 반응물의 화학흡착층이 형성된다.
- <33> 상기와 같이 기판상에 제1 반응물의 화학흡착층이 형성되면, 제1 반응물의 반응 부산물, 예를 들면 산과 염기의 중화 반응에 의하여 형성된 염, 상기 제1 반응물의 물리흡착층 (physisorbed layer) 등을 제거한다 (단계 34).

- <34> 이를 위하여, 아르곤(Ar)과 같은 불활성 가스를 사용하는 퍼지 공정 또는 상기 제1 반응물의 공급시의 압력보다 낮은 압력에서의 배기 공정을 행한다. 또는, 상기 반응 부산물을 제거하기 위하여, 상기 퍼지 공정 및 배기 공정을 조합한 일련의 공정을 행할 수 있다. 예를 들면, 먼저 불활성 가스를 사용한 퍼지 공정을 행한 후, 배기 공정을 행할 수도 있고, 반대로 배기 공정을 행한 후 퍼지 공정을 행하는 것도 가능하다.
- <35> 계속하여, 상기 제1 반응물의 화학흡착층 위에 O를 함유하는 제2 반응물과 제2 염기 촉매를 함께 공급하여, 상기 제1 반응물의 화학흡착층과 상기 제2 반응물을 화학 반응시킨다 (단계 36).
- <36> 상기 제2 반응물로는 예를 들면  $H_2O$ ,  $H_2O_2$ , 오존( $O_3$ ) 또는 산소 라디칼을 사용할 수 있다. 또한, 상기 제2 염기 촉매로는 상기 제1 염기 촉매와 동일한 물질을 사용할 수 있다.
- <37> 상기 제2 반응물의 공급시 상기 챔버 내의 온도 및 압력 조건은 상기 제1 반응물 공급시의 조건과 동일하게 설정한다.
- <38> 상기 제2 반응물 및 제2 염기 촉매의 공급에 의하여 상기 기판상에서는 상기 제2 반응물의 H와 할로젠 원소 또는  $-NCO$ 가 반응하여 산이 형성되고, 상기 제2 반응물의 O와 상기 제1 반응물 화학흡착층의 Si가 반응한다. 상기와 같이 형성된 산은 염기와의 중화 반응을 거쳐 염을 생성한다. 그 결과, 상기 기판상에는 상기 제1 반응물 내에서의 Si-O-Si 결합 수에 따라 복수 개의  $SiO_2$  단일층이 형성된다. 예를 들면, 상기 제1 반응물로서 치환된 디실록산 화합물을 사용한 경우에는 상기 기판상에 2개의  $SiO_2$  단일층이 형성된다.
- <39> 그 후, 상기 제2 반응물의 반응 부산물을 제거한다 (단계 38).

- <40> 이를 위하여, 단계 34에서와 마찬가지로, 퍼지 공정, 배기 공정, 또는 퍼지 공정 및 배기 공정을 조합한 일련의 공정을 행할 수 있다.
- <41> 상기 기판상에 원하는 두께를 가지는 이산화실리콘막이 형성될 때까지 단계 32 내지 단계 38을 복수 회 반복한다. 상기 기판상에 이산화실리콘막이 원하는 두께로 형성되면, 상기 챔버 내에 잔류하는 증착 부산물들을 제거하기 위하여 상기 챔버로부터의 배기 공정을 소정 시간, 예를 들면 약 90초 동안 행한다 (단계 40). 이 때, 상기 챔버 내부로는 가스를 공급하지 않는다. 그 후, 상기 챔버로부터 상기 기판을 언로딩한다 (단계 50).
- <42> 상기 이산화실리콘막의 세정액에 대한 내성을 향상시키기 위하여, 상기 이산화실리콘막을 어닐링한다 (단계 60). 상기 어닐링은 실온 ~ 900℃의 온도 및 760 Torr 이하의 압력, 바람직하게는  $10^{-9}$  ~ 760 Torr의 압력 하에서 5분 이하의 시간 동안 행해진다. 상기 어닐링은 열 처리, 플라즈마 처리, 오존( $O_3$ ) 처리 등을 이용한 다양한 방법으로 행해질 수 있다. 열 처리에 의하여 어닐링하는 경우에는 500 ~ 900℃의 온도에서  $N_2$ ,  $O_2$ ,  $H_2$ , Ar,  $N_2$ 와  $O_2$ 의 조합, 또는  $NH_3$  가스 분위기로 열 처리할 수 있다. 바람직하게는, 상기 열 처리에 의한 어닐링은 500 ~ 900℃의 온도 및  $10^{-9}$  ~ 760 Torr의 압력 하에서  $N_2$  분위기로 약 5분 이하의 시간 동안 행해진다. 플라즈마 처리에 의하여 어닐링하는 경우에는 200 ~ 700℃의 온도에서  $O_2$  또는  $H_2$  가스의 플라즈마를 사용한다. 오존 처리에 의한 어닐링은 실온 ~ 700℃의 온도로 행할 수 있다. 상기 어닐링을 위한 열 처리, 플라즈마 처리, 또는 오존 처리 공정은 각각 도 1의 단계 30에서 설명하는 이산화실리콘막 형성을 위한 ALD 공정과 인-시츄(in-situ)로 진행될 수 있다. 이 경우, 상기 어닐링 방법으로서 플라즈마 처리 또는 오존 처리가 특히 바람직하다.
- <43> 상기 설명한 바와 같이, 본 발명에 따른 이산화실리콘막 형성 방법에서는 치환된 실록산 화합물을 Si 소스로 사용한다. 따라서, ALD 공정의 1 증착 사이클 동안 기판 표면 위에는 실

특산 화합물 내에 존재하는 Si-O-Si 결합 수에 따라 복수개의 SiO<sub>2</sub> 단일층이 형성되어 증착 속도가 증가될 수 있다.

<44> 도 2는 본 발명의 바람직한 실시예에 따른 이산화실리콘막 형성 방법에 있어서 ALD 공정의 각 증착 사이클마다 적용되는 공정 가스들의 공급 상태를 나타내는 가스 펄싱 다이어그램을 도시한 것이다.

<45> 도 2를 참조하면, 제1 반응물 공급 단계에서는 치환된 실록산 화합물로 이루어지는 제1 반응물과 촉매, 예를 들면 아민이 각각의 공급 라인을 통하여 챔버 내에 유입된다. 이 때, 제2 반응물 공급 라인의 폐지를 위하여 상기 제2 반응물 공급 라인을 통하여 불활성 가스, 예를 들면 아르곤이 상기 챔버 내에 같이 공급된다.

<46> 또한, 제1 반응물 공급 후의 폐지 단계에서는 상기 제1 반응물 공급 라인, 제2 반응물 공급 라인, 및 촉매 공급 라인에서 각각 폐지용 불활성 가스가 상기 챔버 내에 공급된다.

<47> 제2 반응물 공급 단계에서는 O 및 H를 함유하는 제2 반응물과 염기 촉매가 각각의 공급 라인을 통하여 공급된다. 이 때, 상기 제1 반응물 공급 라인의 폐지를 위하여 상기 제1 반응물 공급 라인을 통하여 불활성 가스, 예를 들면 아르곤이 상기 챔버 내에 같이 유입된다.

<48> 그리고, 상기 제2 반응물 공급 후의 폐지 단계에서는 제1 반응물 공급 후의 폐지 단계에서와 마찬가지로 상기 제1 반응물 공급 라인, 제2 반응물 공급 라인, 및 촉매 공급 라인에서 각각 폐지용 불활성 가스가 상기 챔버 내에 공급된다.

<49> 도 3 내지 도 6은 본 발명의 바람직한 실시예들에 따른 이산화실리콘막 형성 방법에 있어서, ALD 공정의 1 증착 사이클에 적용되는 각 공정 단계에 따른 압력 변화를 예시한 그래프들이다. 도 3 내지 도 6에 예시된 실시예들은 각각 제1 반응물로서 헥사클로로디실록산

(hexachlorodisiloxane:  $\text{Si}_2\text{OCl}_6$ )을 사용하고, 제2 반응물로서  $\text{H}_2\text{O}$ 를 사용하고, 퍼지 가스로서 Ar을 사용한 경우에 대하여 도시한 것으로서, 각각 공정 온도가  $105^\circ\text{C}$ 인 경우에 보다 적합하게 적용될 수 있다. 또한, 도 3 내지 도 6에 예시된 실시예들에서는 도 1의 단계 34 및 단계 38에서의 반응 부산물 제거 단계에서 적용될 수 있는 다양한 방법들을 제시하고 있다. 즉, 반응 부산물 제거를 위하여, 도 3의 예에서는 불활성 가스, 예를 들면 Ar을 사용하여 퍼지를 행하는 경우, 도 4의 예에서는 제1 반응물 및 제2 반응물 공급시의 압력보다 낮은 압력에서 배기시키는 경우, 도 5의 예에서는 Ar 퍼지 후 배기를 행하는 경우, 그리고 도 6의 예에서는 배기 후 Ar 퍼지를 행하는 경우를 각각 보여주고 있다.

<50> 도 7은 본 발명에 따른 이산화실리콘막 형성 방법에서 제1 반응물로서 헥사클로로디실록산( $\text{Si}_2\text{OCl}_6$ )을 사용하고 상기 제2 반응물로서  $\text{H}_2\text{O}$ 를 사용한 경우, ALD 공정의 1 증착 사이클 동안의  $\text{SiO}_2$ 막 형성을 위한 반응 과정을 개략적으로 도시한 도면이다.

<51> 도 7을 참조하면, 기판 표면에 -OH 반응 사이트가 존재하는 상태 [I]에서 도 1의 단계 32에서 설명한 방법으로 상기 기판상에 헥사클로로디실록산 및 피리딘을 공급하면, 기판상의 -OH 중 H는 Cl과 반응하여 HCl을 형성하고, O는 헥사디클로로디실록산의 Si와 결합하여 상기 기판 표면에는 [II]에서와 같이 헥사클로로디실록산의 화학흡착층(102)이 형성된다. 여기서, HCl은 피리딘과의 중화 반응을 거쳐 염을 생성한다.

<52> 상기 화학흡착층(102)이 형성된 결과물에 대하여 반응 부산물을 제거하기 위한 퍼지 공정을 거친 후, 도 1의 단계 36에서 설명한 방법으로 상기 기판상에  $\text{H}_2\text{O}$  및 피리딘을 공급하면,  $\text{H}_2\text{O}$ 의 H와 상기 화학흡착층(102)의 Cl이 반응하여 HCl이 형

성되고,  $H_2O$ 의 O와 상기 화학흡착층(102)에서의 Si가 결합하여 상기 기판 표면에는 [III]에서와 같이 2개의  $SiO_2$  단일층(104)이 형성된다. 여기서, HCl은 피리딘과의 중화 반응을 거쳐 염을 생성한다. 이들 염은 퍼지 단계를 거치면서 제거된다.

<53> 도 7에서 제1 반응물로서 헥사클로로디실록산을 사용하는 경우에 대하여 설명한 바와 같이, 본 발명에 따른 방법에서는 이산화실리콘막 형성을 위한 ALD 공정에서 Si 소스로서 치환된 실록산 화합물을 사용한다. 실록산 화합물 내에는 Si와 O와의 강한 결합력을 가지는 Si-O-Si 결합이 존재하므로, 결과적으로 얻어지는 이산화실리콘막은 우수한 특성을 제공할 수 있다. 또한, Si 소스로서 헥사클로로디실록산을 사용하는 경우를 예로 들면 ALD 공정의 1 증착 사이클마다 2개의  $SiO_2$  단일층이 얻어지므로 증착 속도를 증가시킬 수 있다. 또한, 헥사클로로디실록산 1 분자 내에는 1개의 Si당 3개의 Si-Cl 결합을 가진다. 따라서,  $SiCl_4$ 를 Si 소스로 사용하는 종래 기술의 경우에 비하여 O-H 결합이 형성될 염려가 있는 Si-Cl 결합이 적으므로 이산화실리콘막 내에서의 O-H 결합 잔류량을 대폭 낮출 수 있다.

<54> 상기 설명한 바와 같은 본 발명의 실시예들에 따라 형성된 이산화실리콘막은 고집적 반도체 소자의 제조 공정에서 다양하게 적용될 수 있다. 예를 들면, 이산화실리콘막은 반도체 기판상에 형성된 게이트 전극의 측벽 스페이서를 구성할 수 있다. 또한, 이산화실리콘막은 반도체 기판상에서 게이트 절연막을 구성할 수도 있다. 다른 예로서, 이산화실리콘막은 실리콘사이드화 블로킹막(blocking layer)을 구성할 수도 있다. 또한, 이산화실리콘막은 반도체 기판상에 형성된 비트 라인의 측벽 스페이서를 구성할 수도 있다. 또 다른 예로서, 이산화실리콘막은 반도체 기판상에 형성되는 층간절연막, 또는 반도체 기판상의 소정막을 보호하기 위한 식각 방지막을 구성할 수 있다. 상기 이산화실리콘막이 식각 방지막으로 사용되는 경우, 상기 이산화실리콘막 단독으로 사용될 수도 있고, 실리콘 질화막과의 복합막으로 사용될 수도 있다. 보다 상

세히 설명하면, 반도체 기판상에 형성된 소정의 막이 건식 식각 공정시 손상되는 것을 방지하기 위하여 건식 식각 공정시 식각 방지막으로서 주로 실리콘 질화막을 사용한다. 이 때, 상기 실리콘 질화막의 오버 에칭에 의하여 그 하부에 있는 소정의 막의 표면이 파여서 발생하는 리세스(recess) 현상을 방지하기 위하여 상기 소정의 막과 실리콘 질화막 사이에 본 발명에 따른 방법에 의하여 형성된 이산화실리콘막을 개재시킬 수 있다.

<55> 본 발명에 따른 방법에 의하여 형성된 이산화실리콘막은 고집적 반도체 소자 제조에 필요한 다양한 공정 단계에서 다양하게 적용될 수 있으며, 예시한 경우에 한정되는 것은 아니다.

<56> 평가예 1

<57> 본 발명에 따른 방법에 의하여 형성된 이산화실리콘막의 특성을 확인하기 위하여 제1 반응물로서 헥사클로로디실록산(HCDSO)을 사용하고, 제2 반응물로서 H<sub>2</sub>O를 사용하고, 염기 촉매로서 피리딘을 사용하여, 표 1의 공정 조건에 따라 기판상에 이산화실리콘막을 형성하였다.

<58> **【표 1】**

공정온도	HCDSO 유속	H <sub>2</sub> O 유속	피리딘 유속	퍼지용 Ar 유속	HCDSO 공급시간	H <sub>2</sub> O 공급시간	퍼지시간
105°C	250sccm	700sccm	80sccm	400sccm	2초	3.5초	2초

<59> 대조용으로서, Si 소스로서 헥사클로로디실란(Si<sub>2</sub>Cl<sub>6</sub>: HCD)을 사용한 것을 제외하고 표 1에서와 동일한 공정 조건에 의하여 이산화실리콘막을 형성하였다.

<60> 상기와 같은 조건에 따라 HCDSO로부터 얻어진 이산화실리콘막과 HCD로부터 얻어진 이산화실리콘막에 대하여 각각 굴절율(reflective index)를 측정한 결과, HCD로부터 얻어진 이산화

실리콘막은 1.5 ~ 1.51로 측정된 반면, 본 발명에 따라 HCDSO로부터 얻어진 이산화실리콘막은 1.44 ~ 1.46으로 측정되어, 화학양론적인 SiO<sub>2</sub>막과 동등한 수준을 나타내었다.

<61>      평가예 2

<62>      도 8은 공정 온도를 75℃로 한 것을 제외하고 표 1에서와 동일한 공정 조건으로 HCDSO로부터 얻어진 이산화실리콘막과 HCD로부터 얻어진 이산화실리콘막을 각각 형성한 후, 이들 각각의 이산화실리콘막에 대하여 얻어진 FTIR (Fourier Transfer Infrared Spectrometer) 스펙트럼이다. 도 8에는 종래 기술에 따라 테트라클로로실란(SiCl<sub>4</sub>: TCS)으로부터 얻어진 이산화실리콘막에 대한 FTIR 스펙트럼이 함께 나타나 있다.

<63>      도 8에서 확인할 수 있는 바와 같이, HCDSO로부터 얻어진 이산화실리콘막에서는 HCD로부터 얻어진 이산화실리콘막에 비하여 Si-OH 피크 및 Si-H 피크가 거의 나타나지 않으며, 이로부터 HCDSO로부터 얻어진 이산화실리콘막에서는 -OH 및 -H 함량이 매우 낮은 것을 알 수 있다.

<64>      평가예 3

<65>      도 9는 본 발명의 방법에 따라 Si 소스로서 HCDSO를 사용하여 ALD 방법에 의하여 이산화실리콘막을 형성한 경우(▲), 종래 기술의 일 예에 따라 Si 소스로서 TCS를 사용하여 ALD 방법에 의하여 이산화실리콘막을 형성한 경우(■), 및 종래 기술의 다른 예에 따라 Si 소스로서 HCD를 사용하여 이산화실리콘막을 형성한 경우(●), 각각의 이산화실리콘막 증착 속도를 다양한 공정 온도에서 비교한 결과들을 나타낸 그래프이다.

<66>      도 9에서, 본 발명의 방법에 따라 HCDSO를 Si 소스로 사용한 경우(▲)에는 적용된 모든 공정 온도에서 TCS 또는 HCD를 사용한 경우에 비하여 증착 속도가 현저히 향상된 것을 확인할 수 있다. 이는, 본 발명에 따른 방법에서 Si 소스로서 실록산 화합물인 HCDSO를 사용함으로써

ALD 공정의 1 증착 사이클 마다 2개의  $\text{SiO}_2$  단일층이 형성되어 증착 속도가 향상된 것으로 해석할 수 있다.

【발명의 효과】

<67> 본 발명에 따른 이산화실리콘막 형성 방법에서는 ALD 방법에 의하여  $\text{SiO}_2$ 막을 형성하는데 있어서 Si 소스로서 Si 원자를 2개 이상 함유하는 치환된 실록산 화합물을 이용한다. 본 발명에 따른 방법에 의하여 얻어진 이산화실리콘막은 실록산 화합물 내에 존재하는 Si-O-Si의 강한 결합력에 의하여 우수한 막 특성을 제공하며, 막 내에서의 불순물 잔류량을 최소화할 수 있다. 또한, ALD 공정의 1 증착 사이클 마다 2개의  $\text{SiO}_2$  단일층이 얻어지므로 증착 속도가 증가되고, 그 결과 공정 시간이 대폭 줄어들어 스루풋을 향상시킬 수 있다.

<68> 이상, 본 발명을 바람직한 실시예를 들어 상세하게 설명하였으나, 본 발명은 상기 실시예에 한정되지 않고, 본 발명의 기술적 사상의 범위 내에서 당 분야에서 통상의 지식을 가진 자에 의하여 여러가지 변형이 가능하다.

## 【특허청구범위】

## 【청구항 1】

(a) 할로젠 원소 또는 -NCO기로 치환된 실록산 화합물로 이루어지는 제1 반응물을 기판상에 공급하여 상기 제1 반응물의 화학흡착층 (chemisorbed layer)을 형성하는 단계와,

(b) 제2 반응물을 상기 화학흡착층 위에 공급하여 상기 기판상에 이산화실리콘막을 형성하는 단계를 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 2】

제1항에 있어서,

상기 제1 반응물은  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중,  $n$ 은 2 ~ 5의 정수이고,  $\text{X}$ 는 F, Cl, Br, I, 또는 NCO)로 표시되는 실록산 화합물로 이루어지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 3】

제1항에 있어서,

상기 제1 반응물은 할로젠 원소 또는 -NCO로 치환된 디실록산으로 이루어지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 4】

제1항에 있어서,

상기 제1 반응물은  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_2\text{OBr}_6$  및  $\text{Si}_2\text{O}(\text{NCO})_6$ 로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

**【청구항 5】**

제1항에 있어서,

상기 제2 반응물을 산소(O) 성분을 가지는 화합물인 것을 특징으로 하는 이산화실리콘막 형성 방법.

**【청구항 6】**

제5항에 있어서,

상기 제2 반응물은  $H_2O$ ,  $H_2O_2$ , 오존 및 산소 라디칼로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

**【청구항 7】**

제1항에 있어서,

상기 단계 (a)에서, 상기 제1 반응물은 제1 염기 촉매와 함께 상기 기판상에 공급되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

**【청구항 8】**

제1항에 있어서,

상기 단계 (b)에서, 상기 제2 반응물은 제2 염기 촉매와 함께 상기 기판상에 공급되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

**【청구항 9】**

제1항에 있어서,

상기 단계 (a) 및 단계 (b)는 각각 25 ~ 500℃의 온도하에서 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 10】

제1항에 있어서,

상기 단계 (a) 및 단계 (b)는 각각 0.1 ~ 100 Torr의 압력하에서 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 11】

제1항에 있어서,

상기 단계 (a) 및 단계 (b)에서 각각 상기 제1 반응물 및 제2 반응물이 공급되는 동안 상기 기판상에 불활성 가스가 함께 공급되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 12】

제1항에 있어서,

원하는 막 두께의 이산화실리콘막이 얻어질 때 까지 상기 단계 (a) 및 단계 (b)를 순차적으로 복수 회 반복하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 13】

제12항에 있어서,

상기 단계 (b) 후 이산화실리콘막을 어닐링하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 14】

제13항에 있어서,

상기 어닐링은 열 처리, 플라즈마 처리, 또는 오존 처리 방법에 의하여 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 15】

제13항에 있어서,

상기 어닐링을 위하여  $N_2$ ,  $O_2$ ,  $H_2$ , Ar,  $N_2$ 와  $O_2$ 의 조합, 또는  $NH_3$  가스 분위기에서 500 ~ 900℃의 온도로 열 처리하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 16】

제13항에 있어서,

상기 어닐링을 위하여 200 ~ 700℃의 온도에서  $O_2$  또는  $H_2$  가스를 이용하여 플라즈마 처리하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 17】

제13항에 있어서,

상기 어닐링을 위하여 실온 ~ 700℃의 온도에서 오존 처리하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 18】

제1항에 있어서,

상기 단계 (a) 후 상기 기판 주위의 영역으로부터 상기 제1 반응물의 반응 부산물을 제거하는 단계와,

상기 단계 (b) 후 상기 기판 주위의 영역으로부터 상기 제2 반응물의 반응 부산물을 제거하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 19】

제18항에 있어서,

상기 반응 부산물 제거 단계에서는 다음, 즉:

- (i) 불활성 가스를 사용하는 퍼지;
- (ii) 상기 제1 반응물 및 제2 반응물 공급시의 압력보다 낮은 압력하에서의 배기; 및
- (iii) 불활성 가스를 사용하는 퍼지와 배기와의 조합

중에서 선택되는 공정을 행하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

#### 【청구항 20】

제1항에 있어서,

상기 단계 (a) 전에, 상기 기판을 25 ~ 500℃의 온도로 예열하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

#### 【청구항 21】

(a) 챔버 내에 기판을 로딩하는 단계와,

(b)  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중, n은 2 ~ 5의 정수이고, X는 F, Cl, Br, I, 또는 NCO)로 표시되는 실록산 화합물로 이루어지는 제1 반응물을 제1 촉매와 함께 상기 챔버 내에 공급하여 상기 기판상에 상기 제1 반응물의 화학흡착층을 형성하는 단계와,

(c) 상기 챔버 내에서 단계 (b)의 반응 부산물을 제거하는 단계와,

(d) 제2 반응물을 제2 촉매와 함께 상기 챔버 내에 공급하여 상기 화학흡착층과 반응시켜 상기 기판상에 이산화실리콘막을 형성하는 단계와,

(e) 상기 단계 (d)의 반응 부산물을 제거하는 단계를 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 22】

제21항에 있어서,

원하는 막 두께의 이산화실리콘막이 얻어질 때 까지 상기 단계 (a) 내지 단계 (e)를 순차적으로 복수 회 반복하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 23】

제21항에 있어서,

상기 단계 (a) 후 단계 (b) 전에 상기 기판을 25 ~ 500℃의 온도로 예열하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 24】

제21항에 있어서,

상기 제1 반응물은  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_2\text{OBr}_6$  및  $\text{Si}_2\text{O}(\text{NCO})_6$ 로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 25】

제21항에 있어서,

상기 제2 반응물은 산소(O) 성분을 가지는 화합물인 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 26】

제25항에 있어서,

상기 제2 반응물은  $H_2O$ ,  $H_2O_2$ , 오존 및 산소 라디칼로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 27】

제21항에 있어서, 상기 제1 촉매 및 제2 촉매는 각각 피리딘 또는 아민으로 이루어지는

것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 28】

제21항에 있어서,

상기 단계 (b) 및 단계 (d)는 각각 25 ~ 500℃의 온도하에서 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 29】

제21항에 있어서,

상기 단계 (b) 및 단계 (d)는 각각 0.1 ~ 100 Torr의 압력하에서 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 30】

제21항에 있어서,

상기 단계 (b) 및 단계 (d)에서 각각 상기 제1 반응물 및 제2 반응물이 공급되는 동안 상기 챔버 내에 불활성 가스가 함께 공급되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 31】

제21항에 있어서,

상기 단계 (c) 및 단계 (e)에서는 각각 다음, 즉:

(i) 불활성 가스를 사용하는 퍼지;

(ii) 상기 제1 반응물 및 제2 반응물 공급시의 압력보다 낮은 압력하에서의 배기; 및

(iii) 불활성 가스를 사용하는 퍼지와 배기와의 조합

중에서 선택되는 공정을 행하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 32】

제21항에 있어서,

상기 단계 (e) 후 이산화실리콘막을 어닐링하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 33】

제32항에 있어서,

상기 어닐링은 열 처리, 플라즈마 처리, 또는 오존 처리 방법에 의하여 행해지는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 34】

촉매 보조형 원자층 증착 공정을 이용하여 반도체 제품용 기판 표면에 이산화실리콘막을 형성하는 방법에 있어서,

기판의 기능화 표면을 제1 반응물과 제1 촉매로만 이루어지는 제1 혼합물에 노출시키고, 그 후 상기 기판 표면에 이산화실리콘 단일층을 형성하기 위해 상기 기판 표면을 제2 반응물과 제2 촉매로만 이루어지는 제2 혼합물에 노출시키는 연속적인 단계를 포함하되,

상기 제1 반응물로서 할로젠 원소 또는 -NCO기로 치환된 실록산 화합물로 이루어지는 군에서 선택되는 적어도 하나의 요소가 필수적으로 구성되는 것을 사용하는 단계를 구비하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

#### 【청구항 35】

제34항에 있어서,

상기 제1 반응물은  $\text{Si}_n\text{O}_{n-1}\text{X}_{2n+2}$  (식중,  $n$ 은 2 ~ 5의 정수이고,  $\text{X}$ 는 F, Cl, Br, I, 또는 NCO)로 표시되는 실록산 화합물이 필수적으로 구성되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

#### 【청구항 36】

제35항에 있어서,

상기 제1 반응물은 할로젠 원소 또는 -NCO로 치환된 디실록산이 필수적으로 구성되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

#### 【청구항 37】

제36항에 있어서,

상기 제1 반응물은  $\text{Si}_2\text{OCl}_6$ ,  $\text{Si}_2\text{OBr}_6$  및  $\text{Si}_2\text{O}(\text{NCO})_6$ 로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 38】

제34항에 있어서,

상기 제1 촉매는 피리딘 또는 아민으로 이루어지는 군에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 39】

제34항에 있어서,

상기 제1 촉매는 일반식  $NR_3$ 인 지방족 3차 아민 화합물로 구성되고, 식중 각 R은 1 ~ 5 개의 탄소 원자를 가지는 동일하거나 또는 서로 다른 지방족 기인 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 40】

제34항에 있어서,

상기 제1 촉매는 트리메틸아민으로만 구성되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 41】

제34항에 있어서,

상기 제1 반응물은  $Si_2OCl_6$ 이 필수적으로 구성되고, 상기 제1 촉매는 트리메틸아민이 필수적으로 구성되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 42】

제34항에 있어서,

상기 단계들은 25 ~ 500℃의 온도 범위에서 실시되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 43】

제34항에 있어서,

상기 단계들은 0.1 ~ 100 Torr의 압력 범위에서 실시되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 44】

제34항에 있어서,

상기 제1 촉매 및 제2 촉매는 서로 동일한 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 45】

제34항에 있어서,

각 단계에 이어서, 반응하지 않은 반응물, 제1 촉매, 제2 촉매 및 반응 부산물을 상기 기판의 표면 영역으로부터 제거하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 46】

제35항에 있어서,

각 단계에 이어서, 반응하지 않은 반응물, 제1 촉매, 제2 촉매 및 반응 부산물을 상기 기관의 표면 영역으로부터 제거하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

【청구항 47】

제45항에 있어서,

상기 제1 반응물, 제2 반응물, 제1 촉매 및 제2 촉매는 각각 독립된 공급 라인에 의해 상기 기관 표면으로 공급되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

【청구항 48】

제47항에 있어서,

다음의 증착 사이클, 즉:

제2 반응물 공급 라인을 통해 공급되는 불활성 가스와 함께 제1 반응물 및 촉매가 그들 각각의 공급 라인을 통하여 상기 기관 표면에 공급되는 기간인 제1 반응 기간;

상기 제1 반응물 및 촉매 공급이 정지되고 그 대신 불활성 가스가 제1 반응물 공급 라인, 제2 반응물 공급 라인 및 촉매 공급 라인을 통하여 공급되는 기간인 제1 퍼지 기간;

제1 반응물 공급 라인을 통하여 공급되는 불활성 가스와 함께 제2 반응물 및 촉매가 그들 각각의 공급 라인을 통하여 상기 기관 표면에 공급되는 기간인 제2 반응 기간; 및

상기 제2 반응물 및 촉매 공급이 정지되고, 그 대신 불활성 가스가 제1 반응물 공급 라인, 제2 반응물 공급 라인, 및 촉매 공급 라인을 통하여 공급되는 기간인 제2 퍼지 기간

의 증착 사이클을 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 49】

제34항에 있어서,

원하는 막 두께의 이산화실리콘막을 얻기 위해서 동일한 기판상에 상기 방법을 복수 회 반복하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 50】

제48항에 있어서,

원하는 막 두께의 이산화실리콘막을 얻기 위해서 동일한 기판상에 상기 증착 사이클을 복수 회 반복하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 51】

제34항에 있어서,

증착된 이산화실리콘막을 어닐링하는 단계를 더 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 52】

제51항에 있어서,

상기 어닐링 단계는 다음, 즉:

$N_2$ ,  $O_2$ ,  $H_2$ , Ar,  $N_2$ 와  $O_2$ 의 조합, 또는  $NH_3$  가스 분위기에서 500 ~ 900℃의 온도로 열처리;

200 ~ 700℃의 온도에서  $O_2$  또는  $H_2$  가스를 이용하여 플라즈마 처리; 및

실온 ~ 700℃의 온도에서 오존 처리

중에서 선택되는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 53】

제34항에 있어서,

다음의 시퀀스(sequence), 즉:

공정 기간  $t_1$  동안 상기 기판을 포함하는 영역에 상기 제1 반응물 및 제1 촉매를 공급하는 단계;

기간  $t_1$ 의 직후에, 기간  $t_2$  동안 상기 영역을 불활성 가스로 퍼지하는 단계;

기간  $t_2$ 의 직후에, 기간  $t_3$  동안 상기 영역으로부터 불활성 가스 및 다른 기체 물질을 적어도 부분적으로 배출시키기 위해 상기 영역을 배기하는 단계;

기간  $t_3$ 의 직후에, 기간  $t_4$  동안 상기 제2 반응물 및 제2 촉매를 상기 영역에 공급하는 단계;

기간  $t_4$ 의 직후에, 기간  $t_5$  동안 불활성 가스로 상기 영역을 퍼지하는 단계; 및

기간  $t_5$ 의 직후에, 기간  $t_6$  동안 상기 영역으로부터 불활성 가스 및 다른 기체 물질을 적어도 부분적으로 배출시키기 위해 상기 영역을 배기하는 단계

의 시퀀스에 따른 각 원자층 증착을 위한 퍼지-배기 과정을 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【청구항 54】

제34항에 있어서,

다음의 시퀀스, 즉:

공정 기간  $t_1$  동안 상기 기판을 포함하는 영역에 상기 제1 반응물 및 제1 촉매를 공급하는 단계;

기간  $t_1$ 의 직후에, 기간  $t_2$  동안 상기 영역으로부터 기체 물질을 적어도 부분적으로 배출시키기 위해 상기 영역을 배기하는 단계;

기간  $t_2$ 의 직후에, 기간  $t_3$  동안 상기 영역을 불활성 가스로 퍼지하는 단계;

기간  $t_3$ 의 직후에, 기간  $t_4$  동안 상기 제2 반응물 및 제2 촉매를 상기 영역에 공급하는 단계;

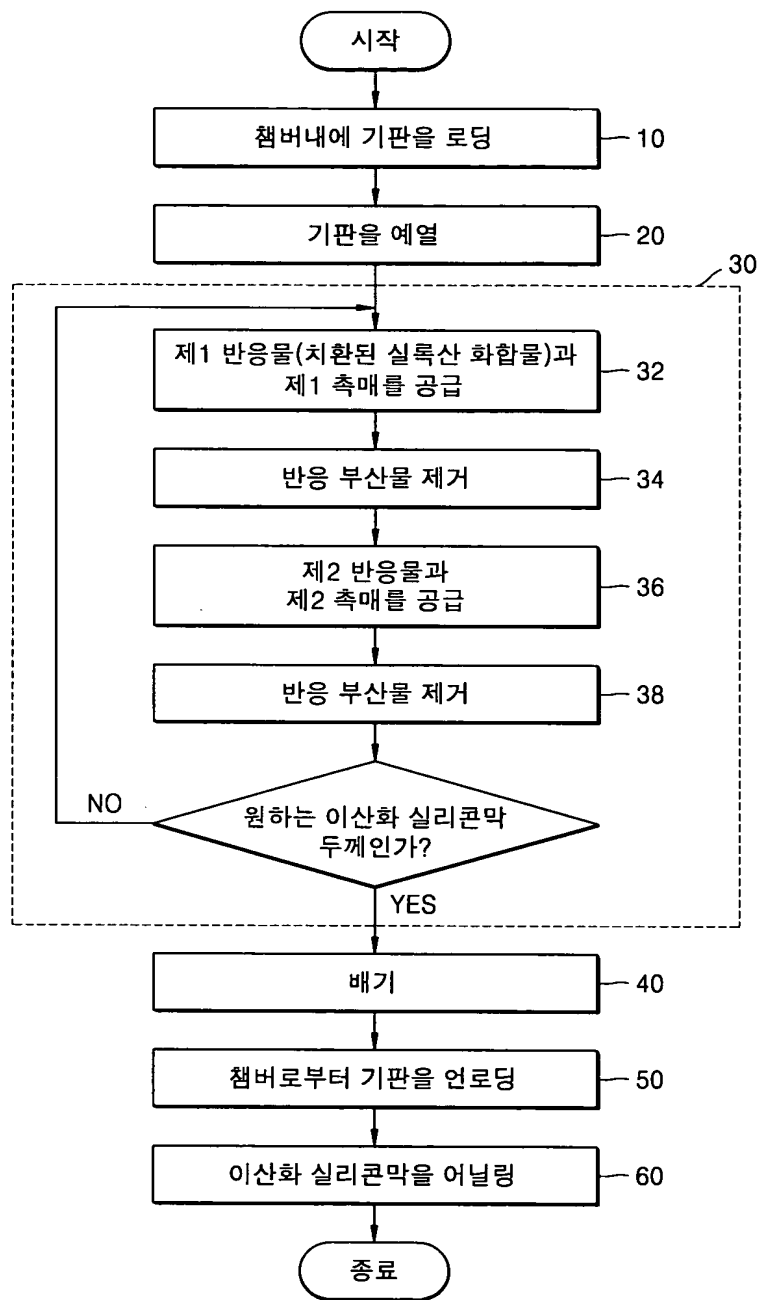
기간  $t_4$ 의 직후에, 기간  $t_5$  동안 상기 영역으로부터 기체 물질을 적어도 부분적으로 배출시키기 위해 상기 영역을 배기하는 단계;

기간  $t_5$ 의 직후에, 기간  $t_6$  동안 불활성 가스로 상기 영역을 퍼지하는 단계

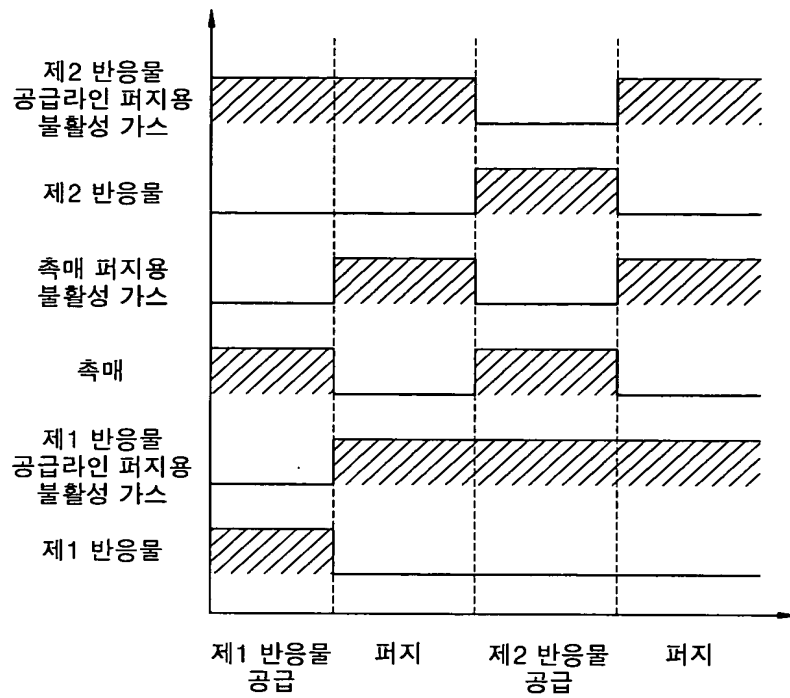
의 시퀀스에 따른 각 원자층 증착을 위한 배기-퍼지 과정을 포함하는 것을 특징으로 하는 이산화실리콘막 형성 방법.

## 【도면】

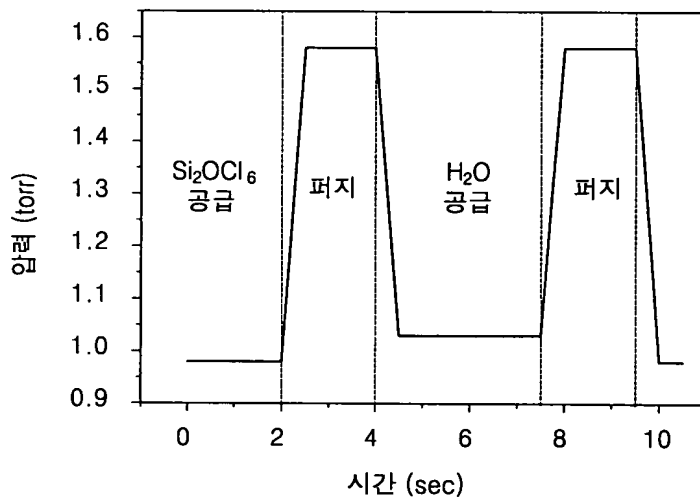
【도 1】



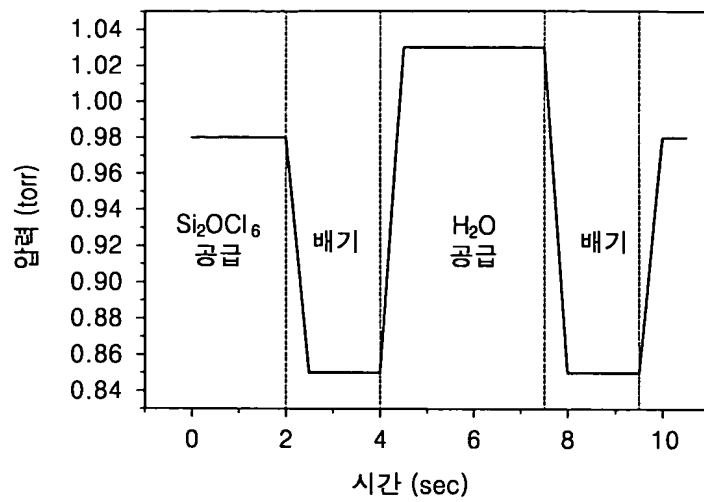
【도 2】



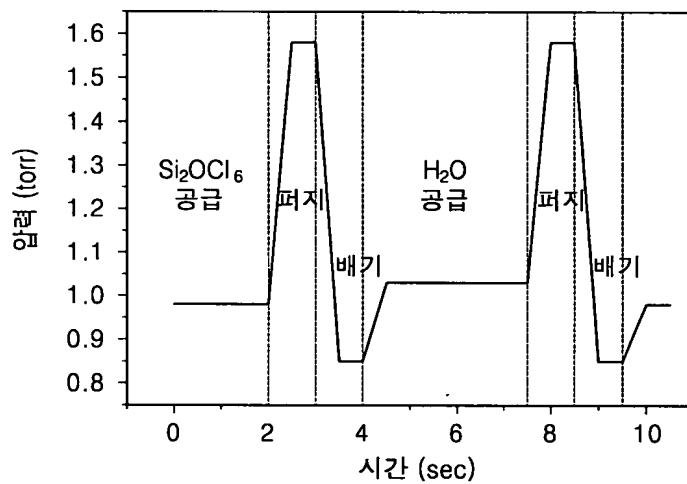
【도 3】



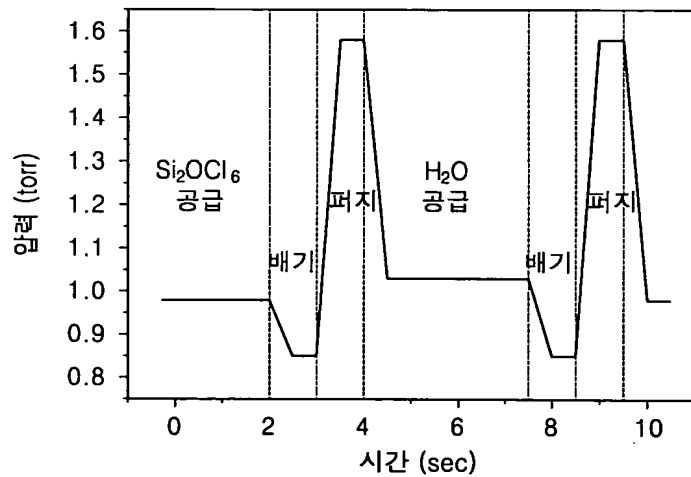
【도 4】



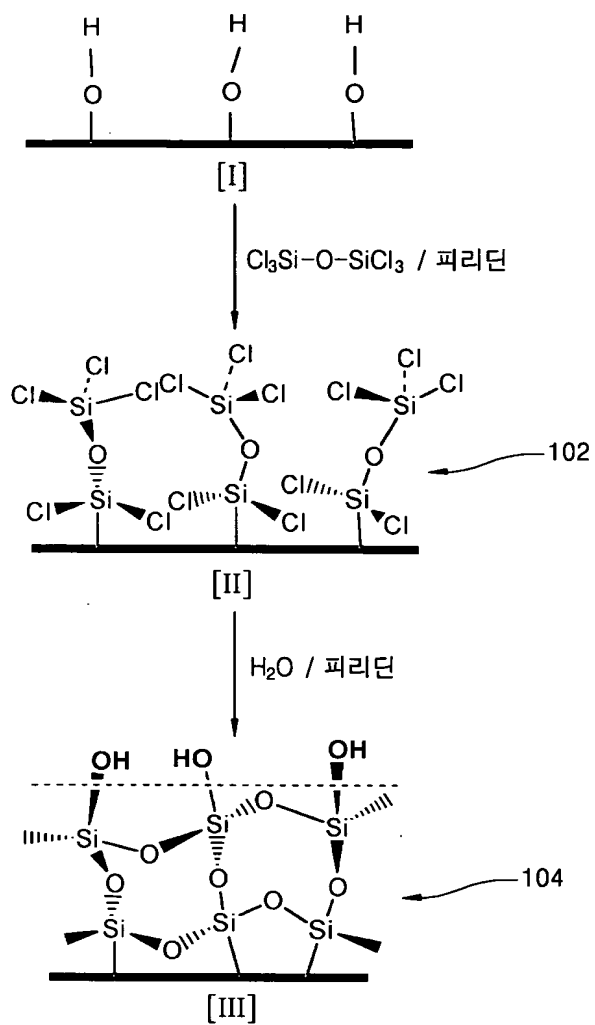
【도 5】



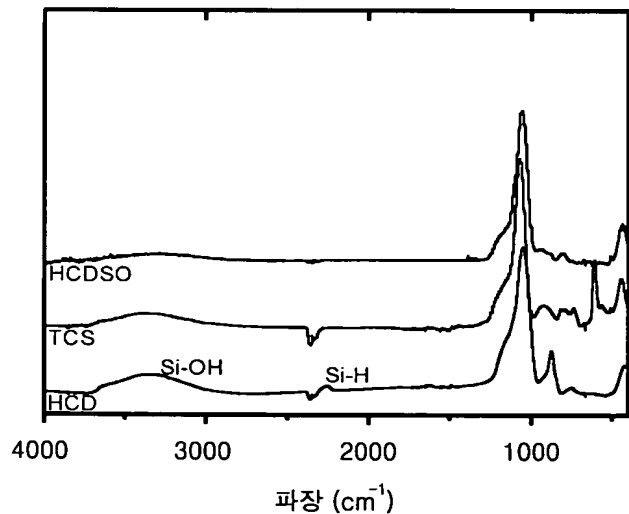
【도 6】



【도 7】



【도 8】



【도 9】

